

大學部學生參與專題製作須知

(參加 IC Design 競賽)

- (1) 專題生必須修以下的課
 - CS-378: 超大型積體電路設計導論 (VLSI Design) [下學期]
 - CS-338: 積體電路設計自動化導論 (EDA) [上學期]
- (2) 必須對 VLSI Design 領域有興趣
- (3) 必須於 12 月 1 日之前開始製作專題
- (4) 必須喜歡寫程式並且對寫程式有把握
- (5) 必須修過數位系統設計課程並且獲得高分
- (6) 必須熟悉 VHDL 或 Verilog 語言
- (7) 必須了解何謂 FPGA
- (8) 必須提供目前之成績單
- (9) 必須習慣閱讀英文的教科書
- (10) 必須有自動自發、主動求知的精神
- (11) 必須有不怕辛苦的精神
- (12) 必須參加 IC Design 競賽

Last update: March 15, 2009