

碩士班研究生參與設計自動化實驗室須知

- (1) 必須喜歡寫程式並且對寫程式有把握
- (2) 必須對 VLSI Design 領域有興趣 (最好已經有修過相關的課程)
- (3) 必須修以下的課
 - CS-653: 超大型積體電路設計/導論 (碩一上學期)
 - CS-654: 超大型積體電路電腦輔助設計/〔一〕 (碩一上學期)
 - CS-668: 超大型積體電路測試與設計 (碩一上學期)
 - CS-616: 高等計算機結構 (碩一上學期)
 - CS-518: 平行化 EDA 軟體實作 (碩一上學期)
 - CS-655: 超大型積體電路電腦輔助設計〔二〕 (碩一下學期) [可能停開]
 - CS-515: 系統晶片設計概論 (碩一下學期) [可能停開]
 - CS-517: 組合最佳化 (碩一下學期)
- (4) 必須熟悉程式設計、資料結構、與演算法 (最好曾經獲得高分)
- (5) 對電子學和電路學有興趣
- (6) 必須熟悉 C++ 或 Java 語言 (以 C++ 語言和 STL 為主)
- (7) 最好熟悉 ddd/gdb 與 gprof (不熟悉者必須盡快學會)
- (8) 最好熟悉 Linux 或 Unix 作業系統、以及 vi/vim 等工具 (不熟悉者必須盡快學會)
- (9) 必須提供大學之成績單與班上排名的資料
- (10) 必須提供大學專題製作的資料和成果
- (11) 必須習慣閱讀英文的教科書, 否則閱讀學術論文 (research paper) 會有困難
- (12) 必須有自動自發、主動求知、不怕辛苦的精神
- (13) 必須參加每週的 meeting(s), 每週至少會有一個 meeting 安排在晚上 (約 19:00-21:10)
- (14) 寒假或暑假必須至新竹參加 CIC (國家晶片系統設計中心) 的部份課程
- (15) 必須參加教育部主辦之 CAD 競賽 (碩一上學期~碩一下學期)
- (16) 必須以發表一篇國際會議論文(以英文撰寫之論文)為畢業目標
- (17) 必須完成實作的成果 (通常必須完成一套程式)、並且完成交接的程序、並且完成碩士論文才可以畢業

Last update: May 08, 2011

碩士班研究生加入本實驗室之後必須注意的事項

- (1) 該買的原文書必須自行購買。原則上，所有修的課只要老師有開原文教科書，建議都要購買。如果不自行購買原文教科書，或是沒有閱讀原文教科書的習慣，對研究生本身的專業程度大多會有很大的影響。
- (2) 由於學校與實驗室空間有限，所以，碩士班學生如果無法在兩年內畢業，本實驗室可能無法為其保留座位，因此，也可能因而無法使用實驗室的設備。因此，在學期間（含例假日）請務必努力學習與做研究，勿蹉跎光陰。
- (3) 除非有特殊情形，原則上禁止研究生(一般生)在校外打工、兼職、或工作。如須在校外打工或工作，必須事先告知指導老師。

Last update: May 08, 2011